

... alebo, čo sme našli pod stromčekom ...

Začiatkom novembra 2010 uvoľnila firma Renesas do sveta RX62N RDK (RX62N Renesas Demonstration Kit). Keďže Vianoce sa blížili míľovými krokmi, rozhodli sme sa urobiť si radosť a v predstihu sme si pod stromček jeden kit "objednali". Onedlho sa už na Slovensko rútil Santa na svojich FedEx saniach, v ktorých bol aj náš kit. Na letisku u nás doma však narazil na tvrdý odpor colnej správy, kde si povedali: "Santa, ne-Santa daň musí platiť každý" a keďže sme to mali tak povediac za rohom, sadli sme do auta a hybaj na letisko. Po asi 45 minútovej konverzácii s pánmi na colnom úrade na tému, čo to je demonštračný kit, sme si mohli náš kit konečne odniesť domov s poznatkom, že je vlastne dobre, že pracujú tam kde pracujú, lebo keby pracovali napríklad v jadrovej elektrárni, následky si nechcem predstaviť ani v najhoršom sne. Ani sme sa nenazdali a máme tu sviatky pokoja a radosti (vlastne už máme aj po nich ...) a tak sa s pokojom a radosťou pozrieme tomuto kitu na zúbok.

[Renesas Demo Kit for RX62N](#) je demonštračný nástroj pre skupinu mikrokontrolérov [RX62N](#), patriacu do 32-bitovej série mcu [Renesas RX600](#). Jeho cieľom je poskytnúť užívateľovi výkonný ladiaci nástroj spolu s demonštračnou platformou zameranou na bežné aplikácie. Taktiež poskytuje priestor pre otestovanie sady vývojových nástrojov (HEW IDE, RX Family C/C++ Toolchains ...), plus možnosť "ošahať" si programovanie pomocou na doske vstavaného [SEGGER J-Link JTAG debuggeru](#) ([J-Link Renesas RX support](#)). Demo kit je zároveň spätý s knihou [μC/OS-III: The Real-Time Kernel for the Renesas RX62N](#) určenou ako pre profesionálnych programátorov, tak pre študentov, ktorý potrebujú porozumieť a vytvárať programy založené na real-time jadre. Nechajme už ale úvodné texty úvodnými textami a podme sa pozrieť, čo sa to vlastne v tom plastovom obale všetko nachádza.



Ako môžeme vidieť z obrázka hore, celkový obsah "balenia" sa skladá z týchto vecí:

- Samotná demonštračná doska s mikrokontrolérom R5F562N8BDFP

- Mini USB káblík A/B na pripojenie iných USB zariadení
- Mini USB káblík na prepojenie dosky s PC (ktorý mohol byť aj čosi dlhší ...)
- Dva Quick Start Guide v angličtine, jeden určený pre začiatok s vývojovými prostriedkami Renesas (bez OS) a druhý pre začiatok s operačným systémom [Micrium uC OS-III](#)
- Inštalačné CD, ktoré obsahuje: [High-performance Embedded Workshop \(HEW\)](#), RX Toolchain (C/C++ compiler, assembler, linker), GNU Toolchain (C/C++ compiler, assembler, linker), Quick-Start Guide, ukážkové projekty a dokumentáciu (užívateľské manuály, datasheety atď.)

## **Mikrokontrolér R5F562N8BDFP - čo to je vlastne za chrobáka?**

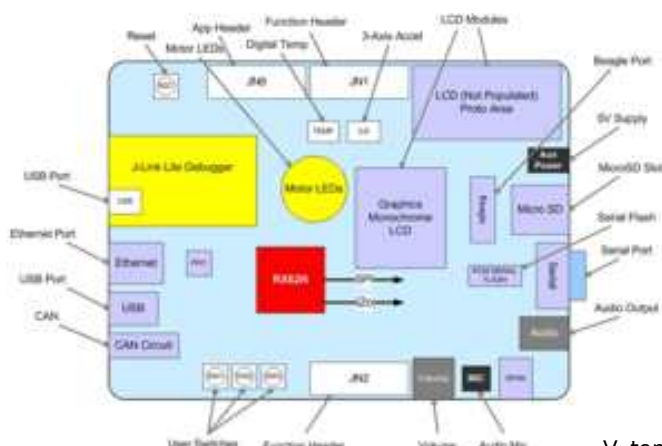
V nasledujúcich riadkoch si pre predstavu čo sa v tomto mcu skrýva načrtne jeho základné vlastnosti a periférie, blokovú schému pre mcu skupiny RX62N, môžete nájsť v 2014 - stranovom [Renesas RX62N Group Datasheete](#) (strana 53).

- [32-bit high-performance RX CPU architecture](#), [32-bit CPU](#), [32-bit FPU](#)
- Max. Clock Speed - 100MHz
- FLASH - 512kB, DATAFLASH - 32kB, RAM - 96kB
- 4 channel DMA, 2 channel EXDMAC, DTC
- UART - 6 independent units, SPI - 2 independent units, I2C - 1, CAN - 1
- 1 x USB (Host, OTG, Function)
- Ethernet 10/100 (MII/RMII), Ethernet/IEEE802.3
- 4x 8-bit timer, 16x 16-bit timer
- 1x RTC, 2x WDT, 48 channels PWM, 1x CRC Calculator
- A/D - 4 channel 10-bit (2 units) or 8 channel 12-bit (1 unit)
- D/A - 2 channel 10-bit
- Multi-function Timer Pulse Unit (High-performance Motor Timer)
- Programable Pattern Generator
- Supply Voltage Range 2,7 - 3,6V
- Supply current - Icc in operation max. = max.100mA, Icc in operation normal = typ. 35mA, Icc sleep mode = max. 60mA, Icc software stand-by = max. 3mA ... , Icc depends on system clock frequency (ICLK)
- 74 I/O pins
- Package - 100-pin LQFP

## **Doska a jej obsah**

[illegible]

Ako môžeme vidieť z predchádzajúceho obrázku na spodnej strane dosky sa nenachádzajú žiadne záznaky a preto sa radšej presunieme na stranu vrchnú, kde je toho k videniu oveľa viac. Pôvodne som mal v pláne podrobnejšie opísať, čo všetko sa na vrchnej strane dosky nachádza, ale keďže by to zabralo asi poriadny kus textu, rozhodol som sa sem vložiť nasledujúci obrázok, z ktorého si môžete urobiť predstavu o tom, čím všetkým doska disponuje. Ak by mal niekto záujem pozrieť sa na to bližšie, odporúčam [nasledujúcu stránku](#), kde je možné nájsť [kompletnú schému kitu v pdf formáte](#), rovnako ako aj schému pre návrhový program ORCAD, layout, GERBER súbory, súpisu materiálu atď. (toto všetko je samozrejme prístupné aj na CD, ktoré obdržíte spolu s kitom).

[illegible]

Výrobca odporúča pred prvým samostatným nahrávaním programu do mcu otestovať, či k Vám doska prišla v poriadku. Keďže doska má od výrobcu "pred-inštalovaný" demo program, stačí podľa inštrukcií v návode pripojiť ku nej priamy ethernetový kábel z hubu, switchu alebo routera, stlačiť tlačidlo RESET a už len sledovať čo sa bude diať a porovnať to s opisom očakávaného správania sa dosky v návode. Po stlačení tlačidla RESET sa ale nič nedialo a tak som skúsil odpojiť a znovu pripojiť dosku k PC, po tomto kroku sa všetko pekne rozbehlo. Pre predstavu čo sa na doske dialo vkladám nasledujúci obrázok, kde je vidieť už pridelenú IP adresu, ktorá po niekoľkých sekundách zmizne a objaví sa frekvencia blikania LED-iek simulujúcich činnosť 3-fázového motora (bohužiaľ na fotke ich nie je veľmi dobre vidieť svietiť ..., vychádzalo to buď obraz na displeji, alebo ledky a tak som zvolil displej ...), ktorú je možnosť meniť potenciometrom v dolnej časti dosky.



### Prvý skúšobný program

Naštartujeme High-performance Embedded Workshop (HEW) (trvá to cca. 10 - 20 sekúnd), podľa návodu vytvoríme projekt (vytvoriť nový projekt, zadať názov projektu, zadať názov workspace, z roletového menu Tool Chain vyberieme Renesas RX



[illegible]

5 / 5