

Dialog Semiconductor (a Renesas Company) predstavil rodinu **ForgeFPGA™**.

Jedná sa o low-cost FPGA čipy, ktoré majú mať iba polovičnú spotrebu ako konkurenčné riešenia, spotrebu v stand-by režime pod 20uA, jednoduchý obslužný softvér (pracuje v režime HDL alebo v schématickom) bez licencií voľne k stiahnutiu.

ForgeFPGA Workshop je [dostupný tu](#).

Viac informácií časom.

[Zdroj](#)